



**ΠΑΝΕΠΙΣΤΗΜΙΟ
ΠΑΤΡΩΝ**
UNIVERSITY OF PATRAS

ΕΙΔΙΚΟΣ ΛΟΓΑΡΙΑΣΜΟΣ ΚΟΝΔΥΛΙΩΝ ΕΡΕΥΝΑΣ

Π. Δ. 432/81

ΤΗΛ: 2610/996660

FAX: 2610/996677

E-mail: rescom@upatras.gr

http://research.upatras.gr

Πάτρα, 29.12.2014.

Αριθμ. Πρωτοκόλλου: 047363

ΕΠΙΧΕΙΡΗΣΙΑΚΑ ΠΡΟΓΡΑΜΜΑΤΑ

« “ΑΝΤΑΓΩΝΙΣΤΙΚΟΤΗΤΑ & ΕΠΙΧΕΙΡΗΜΑΤΙΚΟΤΗΤΑ” ΚΑΙ ΠΕΡΙΦΕΡΕΙΩΝ ΣΕ ΜΕΤΑΒΑΣΗ»

**ΕΘΝΙΚΟ ΣΤΡΑΤΗΓΙΚΟ ΠΛΑΙΣΙΟ ΑΝΑΦΟΡΑΣ
ΕΣΠΑ 2007-2013**



(Ε. Π. Ανταγωνιστικότητα και Επιχειρηματικότητα (ΕΠΑΝ ΙΙ), ΠΕΠ Μακεδονίας – Θράκης, ΠΕΠ Κρήτης και Νήσων Αιγαίου, ΠΕΠ Θεσσαλίας – Στερεάς Ελλάδας – Ηπείρου, ΠΕΠ Αττικής)

«Διμερείς, Πολυμερείς και Περιφερειακές Ε&Τ Συνεργασίες»

ΠΡΑΞΗ: Διμερής Ε&Τ Συνεργασία Ελλάδα- Ισραήλ 2013-2015

ΕΡΓΟ: «Οικουμενική Wifi Πλατφόρμα»

ΚΩΔΙΚΟΣ ΕΡΓΟΥ(ΦΚ/MIS):Ε.283/ ISR_2800

ΠΡΟΣΚΛΗΣΗ ΕΚΔΗΛΩΣΗΣ ΕΝΔΙΑΦΕΡΟΝΤΟΣ ΓΙΑ ΥΠΟΒΟΛΗ ΠΡΟΤΑΣΗΣ ΠΡΟΣ ΣΥΝΑΨΗ ΔΥΟ (2) ΣΥΜΒΑΣΕΩΝ – ΣΥΜΦΩΝΗΤΙΚΩΝ ΙΔΙΩΤΙΚΟΥ ΔΙΚΑΙΟΥ ΓΙΑ ΤΗΝ ΑΝΑΘΕΣΗ ΕΡΓΟΥ

Researcher IC designer

Ο Ειδικός Λογαριασμός Κονδυλίων Έρευνας του Πανεπιστημίου Πατρών σύμφωνα με απόφαση της αρ. 405 / 29-12-2014 Συνεδρίασης της Επιτροπής Ερευνών του Πανεπιστημίου Πατρών, για την υλοποίηση του έργου «**Οικουμενική WiFi Πλατφόρμα**», που συγχρηματοδοτείται από το Ευρωπαϊκό Ταμείο Περιφερειακής Ανάπτυξης (ΕΤΠΑ) της Ευρωπαϊκής Ένωσης και από Εθνική Συμμετοχή, στο πλαίσιο της πράξης «Διμερής Ε&Τ Συνεργασία Ελλάδα- Ισραήλ 2013-2015», με Επιστημονικό Υπεύθυνο τον Βασίλειο Παλιουρά, Αναπληρωτή Καθηγητή του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, του Πανεπιστημίου Πατρών, προτίθεται να προβεί στην ανάθεση έργου ως κάτωθι:

Στα πλαίσια του πακέτου εργασίας WP10 FEC research and implementation:

10.1 Description: Definition of flexible forward-error correction (FEC) architectures that efficiently support the concurrent operation of multiple Wi-Fi instances, standards or drafts.

10.2 Activities

A) Research on multi mode FECs

B) Implementation of multi mode FECs

10.3 Deliverables: RTL code for LDPC/BCC/Reed-Solomon coders/decoders

(Παραδοτέο Π10.1)

10.4 Milestones: Demonstration Prototype

Το έργο περιλαμβάνει ερευνητική δράση (αναζήτηση, μελέτη, αξιολόγηση, ποσοτική σύγκριση, επιλογή και συνδυασμούς κατάλληλων τεχνικών με έμφαση στην καινοτομία), και ανάπτυξη αντίστοιχου κώδικα HDL που ακολουθεί κατάλληλες προδιαγραφές ποιότητας, συμμετοχή στην ανάπτυξη του demonstration prototype σε FPGA και μετρήσεις σε εργαστηριακό περιβάλλον, κατασκευή κατάλληλων testbenches σε HDL, matlab, C, ανάλογα με τις ανάγκες του έργου και υλοποίηση αντίστοιχης μεθοδολογίας verification. Συγγραφή technical memos και λεπτομερούς documentation κάθε είδους κώδικα που αναπτύσσεται στα πλαίσια έργου, καθώς και συμμετοχή σε technical design reviews και ενέργειες διάχυσης των αποτελεσμάτων του έργου,

σύμφωνα με το χρονοδιάγραμμα του έργου και μέχρι τη λήξη του, ήτοι **30/9/2015**, με δυνατότητα ανανέωσης, σε περίπτωση επέκτασης του φυσικού ή οικονομικού αντικειμένου του έργου.

Στο πλαίσιο της/του ανωτέρω σύμβασης/συμφωνητικού ανατίθεται η εκτέλεση έργου με τις παρακάτω προϋποθέσεις:

Αμοιβή έκαστου αναδόχου: 14700 €

Διάρκεια έκαστης σύμβασης/συμφωνητικού: Μέχρι τη λήξη του έργου

Επιθυμητός χρόνος έναρξης εκτέλεσης έργου: 15 Ιανουαρίου 2015

Αναγκαίος φόρτος εργασίας: Επτά (7) ανθρωπομήνες κατανεμημένοι σύμφωνα με το χρονοδιάγραμμα του έργου.

Προτάσεις υποβάλλονται από υποψηφίους που πληρούν τις κάτωθι προϋποθέσεις:

Απαραίτητα προσόντα:

1α) Δίπλωμα / Πτυχίο ΑΕΙ (ενδεικτικά Δίπλωμα ή Πτυχίο Ηλεκτρολόγου Μηχανικού, Ηλεκτρολόγου Μηχανικού & Μηχανικού Υπολογιστών, Ηλεκτρολόγου Μηχανικού & Τεχνολογίας Υπολογιστών, Μηχανικού Ηλεκτρονικών Υπολογιστών και Πληροφορικής, Ηλεκτρονικού Μηχανικού, Μηχανικού Ηλεκτρονικής ή/και Τηλεπικοινωνιών, Μηχανικού Πληροφορικής κι Επιστήμης Υπολογιστών, πτυχίο Φυσικής ή/και Φυσικών Επιστημών με εξειδίκευση στην Ηλεκτρονική ή/και στις Τηλεπικοινωνίες, Πτυχίο Πληροφορικής και Επικοινωνιών, ή άλλου ισοδύναμου Διπλώματος / Πτυχίου συναφούς τεχνολογίας στην Επιστήμη και Τεχνολογία Ηλεκτρονικής και Τηλεπικοινωνιών από άλλο συναφές Τμήμα / Σχολή Πανεπιστημιακού Ιδρύματος και σε κάθε περίπτωση συναφές με το ως άνω περιγραφόμενο αντικείμενο της θέσης και το ερευνητικό αντικείμενο του Έργου)

ή

1β) Δίπλωμα / Πτυχίο ΤΕΙ (αντίστοιχα με τα ως άνω πτυχία ΑΕΙ διπλώματα ή πτυχία Τεχνολογικής Εκπαίδευσης, ενδεικτικά Ηλεκτρολόγων Μηχανικών Τ.Ε., Ηλεκτρονικών Μηχανικών Τ.Ε., Μηχανικών Πληροφορικής Τ.Ε, Μηχανικών Ηλεκτρονικών Υπολογιστικών Συστημάτων Τ.Ε., Μηχανικών Αυτοματισμού Τ.Ε., Σχολών Τεχνολογικών Εφαρμογών ΤΕΙ, Τμημάτων Αυτοματισμού ΤΕΙ, Τμημάτων Τηλεπικοινωνιακών Συστημάτων και Δικτύων ΤΕΙ ή άλλου ισοδύναμου Διπλώματος / Πτυχίου συναφούς τεχνολογίας στην Επιστήμη και Τεχνολογία Ηλεκτρονικής και Τηλεπικοινωνιών από άλλο συναφές Τμήμα / Σχολή Τεχνολογικού Ιδρύματος (ΤΕΙ) και σε κάθε περίπτωση συναφές με το ως άνω περιγραφόμενο αντικείμενο της θέσης και το ερευνητικό αντικείμενο του Έργου) με 5ετή, τουλάχιστον, αποδεδειγμένη επαγγελματική εμπειρία σε αντικείμενο συναφές με το ερευνητικό αντικείμενο του Έργου.

2. Γνώση Αγγλικής γλώσσας.

Επιθυμητά προσόντα:

3. Μεταπτυχιακός τίτλος ή/και Ιδιότητα Υποψήφιου Διδάκτορα ή/και Μεταπτυχιακού Φοιτητή, σε γνωστικά αντικείμενα ανάπτυξης υλικού και λογισμικού στους τομείς Ηλεκτρονικής, Τηλεπικοινωνιών και Πληροφορικής, και γενικότερα σε συναφείς τομείς με το προκηρυσσόμενο αντικείμενο.
4. Αποδεδειγμένη με αντίστοιχα δικαιολογητικά και βεβαιώσεις επιστημονικών υπευθύνων ή τεχνικών διευθυντών, ερευνητική ή/και επαγγελματική εμπειρία σε εταιρικό ή/και ακαδημαϊκό περιβάλλον ή αποδεδειγμένη τεχνογνωσία ή εκπαίδευση σε αντικείμενα συναφή με το ερευνητικό αντικείμενο του Έργου. Η εμπειρία αυτή θα πρέπει να τεκμηριώνεται με υποβολή σχετικών αποδεικτικών εγγράφων. Ειδικότερα, είναι επιθυμητή αντίστοιχη εμπειρία σχετικά με:
 - a) Γλώσσα προγραμματισμού Matlab,
 - b) Γλώσσα προγραμματισμού C,
 - c) Εξαιρετική γνώση τουλάχιστον μιας γλώσσας περιγραφής υλικού HDL, κυρίως VHDL, επιθυμητή Verilog.
 - d) Εξαιρετική γνώση σχεδιασμού και υλοποίησης ψηφιακών συστημάτων σε επίπεδο RTL με χρήση μεθοδολογίας βασισμένης σε HDL.
 - e) Γνώσεις σχεδιασμού ψηφιακών συστημάτων σύμφωνα με μεθοδολογία εξασφάλισης ποιότητας κώδικα.
 - f) Γνώση μεθοδολογιών σχεδιασμού ψηφιακών συστημάτων με χρήση Xilinx ISE Design Suite και Mentor Graphics modelsim και HDL Designer.
 - g) Γνώσεις και εμπειρία στη σχεδίαση hardware, ηλεκτρονικών κυκλωμάτων και συστημάτων σε πλατφόρμες FPGA
 - h) Γνώσεις σε θέματα ολοκλήρωσης συστημάτων για ασύρματες εφαρμογές wifi.
 - i) Γνώσεις και εμπειρία στην ανάπτυξη συστημάτων για ασύρματες τηλεπικοινωνιακές εφαρμογές με evaluation boards βασισμένα σε Virtex-5 ή Virtex-6 ή Virtex-7.
 - j) Γνώσεις και εμπειρία στη διεξαγωγή μετρήσεων σε εξειδικευμένο εργαστηριακό περιβάλλον .
5. Αποδεδειγμένη συμμετοχή του υποψηφίου κατά το παρελθόν σε συναφή Ερευνητικά Έργα με αντικείμενο ασύρματες τηλεπικοινωνιακές εφαρμογές
6. Ερευνητικές δημοσιεύσεις σε συναφείς τομείς με το προκηρυσσόμενο αντικείμενο σε διεθνή περιοδικά ή συνέδρια

- ΒΑΘΜΟΛΟΓΙΑ ΚΡΙΤΗΡΙΩΝ

A/A	Κριτήριο	Σημαντικότητα Κριτηρίου	Βαθμολόγηση (σε αριθμό μορίων)
1	Δίπλωμα Ηλεκτρολόγου Μηχανικού, Ηλεκτρονικού Μηχανικού ή συναφές, όπως περιγράφεται ανωτέρω	Αν δεν υπάρχει, ο υποψήφιος απορρίπτεται.	Ο βαθμός του βασικού πτυχίου πολλαπλασιάζεται επί 10. Επιπλέον, προστίθενται 10 μόρια για βαθμό διπλώματος μεγαλύτερου ή ίσου του 8.50
2	Γνώσεις Αγγλικής γλώσσας	Αν δεν αποδεικνύεται τουλάχιστον η καλή γνώση αγγλικών, ο υποψήφιος απορρίπτεται.	Άριστη γνώση: 15 μόρια Πολύ καλή γνώση: 10 μόρια Καλή γνώση: 5 μόρια Καμία γνώση: απόρριψη αίτησης
3	Συναφείς Μεταπτυχιακές σπουδές ή διδακτορικό	Πρόσθετη μοριοδότηση	Μεταπτυχιακός φοιτητής ή υποψ. διδάκτορας σε συναφές αντικείμενο: 20 μόρια Κάτοχος τουλάχιστον ενός μεταπτυχιακού τίτλου σε συναφές αντικείμενο: 30 μόρια

4	Επιθυμητά προσόντα της παραγράφου 4	Πρόσθετη μοριοδότηση	Μέγιστο 20 μορίων ανά επιθυμητό προσόν, ανάλογα με το βαθμό κατοχής του προσόντος.
5	Συμμετοχή σε ερευνητικά έργα	Πρόσθετη μοριοδότηση	20 μόρια για συμμετοχή σε άνω των πέντε ερευνητικών έργων με συναφές αντικείμενο, όπου ο υποψήφιος προσέφερε συναφές έργο το οποίο πιστοποιείται από τον επιστημονικό υπεύθυνο ή τεχνικό διευθυντή του κάθε έργου. 10 μόρια για συμμετοχή όπως περιγράφεται ανωτέρω, σε ένα έως και πέντε ερευνητικά έργα.
6	Ερευνητικές δημοσιεύσεις	Πρόσθετη μοριοδότηση	5 μόρια ανά σχετική με το αντικείμενο δημοσίευση σε υψηλού κύρους διεθνή περιοδικά ή συνέδρια με πλήρη κρίση.
7	Συνέντευξη	Αν ο υποψήφιος δεν προσέλθει στη συνέντευξη, απορρίπτεται.	Άριστα: 100 μόρια Πολύ καλά: 50 μόρια Καλά: 20 μόρια Άσχημα: 0 μόρια Μη προσέλευση: Απόρριψη αίτησης

Το έργο δύναται να υλοποιηθεί στις εγκαταστάσεις του Εργαστηρίου Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων, του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, του Πανεπιστημίου Πατρών.

Οι ενδιαφερόμενοι, παρακαλούνται να υποβάλουν ή να αποστείλουν τις προτάσεις τους με τα απαραίτητα αποδεικτικά έγγραφα στο Πρωτόκολλο της Γραμματείας του ΕΛΚΕ του Πανεπιστημίου Πατρών, Πανεπιστημιούπολη, 26504, Ρίο, μέχρι την 21/01/2014 (κατ' ελάχιστον 15 ημέρες από την επομένη της ανάρτησης). Απαραίτητα αποδεικτικά έγγραφα που θα συνοδεύουν την πρόταση:

1. Πρόταση εκδήλωσης ενδιαφέροντος
2. Αναλυτικό βιογραφικό σημείωμα
3. Τίτλοι σπουδών
4. Βεβαιώσεις για την απόδειξη εμπειρίας

Η επιλογή της πρότασης θα γίνει ύστερα από εκτίμηση των απαραίτητων, επιθυμητών και πρόσθετων προσόντων. Επισημαίνεται ότι στους υποβαλλόμενους φακέλους υποψηφιότητας για τη θέση θα πρέπει να αναγράφεται ο κωδικός του έργου (Φ.Κ. Ε.283), το ονοματεπώνυμο του Επιστημονικού Υπευθύνου (Αναπληρωτής Καθηγητής Βασίλειος Παλιουράς) και η θέση (αύξων αριθμός και ειδικότητα) για την οποία υποβάλλεται υποψηφιότητα. Ο δικαιούχος φορέας διατηρεί το δικαίωμα να καλέσει τους υποψηφίους ή όσους έκρινε κατάλληλους σε συνέντευξη.

Για πληροφορίες, παρακαλείσθε να επικοινωνείτε με τον Βασίλειο Παλιουρά, Αναπληρωτή Καθηγητή, Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων, του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, του Πανεπιστημίου Πατρών, τηλέφωνο 2610996446, e-mail: paliuras@ece.upatras.gr

ΛΕΙΟΛΟΓΗΣΗ ΤΩΝ ΠΡΟΤΑΣΕΩΝ – ΛΟΙΠΟΙ ΟΡΟΙ

1. Από τις προτάσεις που υποβάλλονται εμπρόθεσμα και παραδεκτά κατά τα ανωτέρω, επιλέγεται εκείνη που κρίνεται πιο κατάλληλη με βάση τις προϋποθέσεις/κριτήρια της παρούσας προκήρυξης και συνάπτεται σύμβαση / συμφωνητικό για την ανάθεση έργου με τον επιλεγέντα.
2. Εμπρόθεσμες θεωρούνται οι προτάσεις που θα έχουν ημερομηνία πρωτοκόλλου ή παραλαβής κατόπιν ταχυδρομικής αποστολής ή αποστολής με ταχυμεταφορά μέχρι την παραπάνω οριζόμενη ημερομηνία.

3. Η επιλογή της πρότασης πραγματοποιείται ύστερα από εκτίμηση των απαραίτητων, των επιθυμητών και των πρόσθετων προσόντων με τη σύνταξη πρακτικού αξιολόγησης.
4. Ο δικαιούχος φορέας διατηρεί το δικαίωμα να καλέσει σε συνέντευξη όσους υποψηφίους δεν αποκλείονται με βάση τον Πίνακα Βαθμολογίας Κριτηρίων.
5. Αντικατάσταση της πρότασης ή διόρθωση αυτής ή συμπλήρωση τυχόν ελλείψεων των απαιτούμενων δικαιολογητικών επιτρέπεται μόνο μέχρι τη λήξη της προθεσμίας υποβολής των προτάσεων.
6. Επισημαίνεται ότι η διαδικασία πρόσκλησης υποβολής προτάσεων για σύναψη σύμβασης / συμφωνητικού για την ανάθεση έργου της παρούσης δεν είναι διαγωνιστική, ενώ η τυχόν επιλογή αντισυμβαλλόμενου έχει το χαρακτήρα αποδοχής πρότασης και όχι «πρόσληψης». Η διαδικασία της πρόσκλησης θα ολοκληρωθεί με σύνταξη πίνακα κατάταξης, ενώ όσοι επιλεγούν θα ειδοποιηθούν κατ' ιδίαν.
7. Η υποβληθείσα πρόταση η οποία δεν πληροί τα απαιτούμενα προσόντα της πρόσκλησης δε βαθμολογείται και απορρίπτεται.
8. Το αποτέλεσμα της επιλογής θα αναρτηθεί στον ιστότοπο «ΔΙΑΥΓΕΙΑ» και στον ιστότοπο του ΕΛΚΕ.
9. Ενστάσεις επί του αποτελέσματος μπορούν να υποβληθούν στον ΕΛΚΕ Πανεπιστημίου Πατρών εντός 3 εργάσιμων ημερών από την επόμενη της ημέρας ανάρτησης των αποτελεσμάτων αξιολόγησης.
10. Οι υποψήφιοι έχουν δικαίωμα πρόσβασης εντός 3 εργάσιμων ημερών από την επόμενη της ημέρας ανάρτησης των αποτελεσμάτων αξιολόγησης, κατόπιν γραπτής αίτησης προς την Αναθέτουσα Αρχή, στους ατομικούς φακέλους και στα ατομικά φύλλα αξιολόγησης/βαθμολόγησης των υπολοίπων υποψηφίων υπό τον όρο τήρησης των προβλεπόμενων στο υπό στοιχεία Γ/ΕΞ/4163-1/06.07.2012 έγγραφο της Αρχής Προστασίας Δεδομένων Προσωπικού Χαρακτήρα, ήτοι, όταν συντρέχει στο πρόσωπό του το έννομο συμφέρον της υπεράσπισης των δικαιωμάτων του ενώπιον των αρμόδιων δικαστηρίων.
11. Καθ' όλη τη διάρκεια εκτέλεσης του έργου και κατά τους όρους της σύμβασης/συμφωνητικού, μπορεί να πραγματοποιηθεί αντικατάσταση του/των επιλεγθέντος/ντων με άλλον/ους ενδιαφερόμενο/ους στο πλαίσιο της παρούσας πρόσκλησης εκδήλωσης ενδιαφέροντος και σύμφωνα με τον ανωτέρω πίνακα κατάταξης.
12. Ο ΕΛΚΕ Πανεπιστημίου Πατρών δεν αναλαμβάνει καμία δέσμευση προς σύναψη σύμβασης / συμφωνητικού, δεδομένου ότι η σύναψή της/του, ενίοτε εξαρτάται από τη σύμφωνη γνώμη του διαχειριστικού φορέα. Επαφίεται δε, στην πλήρη διακριτική ευχέρεια του ΕΛΚΕ Π.Π. η σύναψη ή μη συμβάσεων/συμφωνητικών, καθώς και το πλήθος αυτών, αποκλειόμενης οιασδήποτε αξιώσεως των ενδιαφερομένων.
13. Η ανάθεση του έργου πραγματοποιείται σύμφωνα με τα προβλεπόμενα στον Οδηγό εφαρμογής του προγράμματος.
14. Οι ενδιαφερόμενοι θα πρέπει να ανατρέχουν στον ιστότοπο του ΕΛΚΕ Π.Π. (<http://research.upatras.gr/index/page/8/4>) για πληροφορίες σχετικά με την εξέλιξη της διαδικασίας.

Ο Πρόεδρος της Επιτροπής Ερευνών

Καθ. Δημοσθένης Κ. Πολύζος

Αναπληρωτής

Πρυτάνεως Έρευνας και Ανάπτυξης



ΔΙΑΒΙΒΑΣΤΙΚΟ ΠΡΟΤΑΣΗΣ

ΠΑΝΕΠΙΣΤΗΜΙΟ ΠΑΤΡΩΝ
Ε.Λ.Κ.Ε. Π.Δ. 432/81

Επώνυμο:

Όνομα:

Αριθ. Πρωτ.

Διεύθυνση:

Ημερομηνία.....

Τηλ.:

Κιν.:

Email:

Θέμα: Υποβολή Πρότασης για την Πρόσκληση Εκδήλωσης Ενδιαφέροντος με αρ.πρωτ. ΕΛΚΕ Π.Π/.....-.....-20..

Σας υποβάλλω πρόταση εκδήλωσης ενδιαφέροντος με όλα τα σχετικά δικαιολογητικά για την **παροχή έργου** Researcher IC designer στο πλαίσιο της πράξης «Διμερής E&T Συνεργασία Ελλάδας- Ισραήλ 2013-2015» με κωδικό (ΦΚ/ΜΙS) Ε.283/ISR_2800

Συνημμένα:

- 1)
- 2)
- 3)...

ΠΑΤΡΑ
ΥΠΟΓΡΑΦΗ